

BUNDESREPUBLIK DEUTSCHLAND



HC 3-2001
JC973 US Pro
09/941082
08/28/01

#44
3-20-01

Prioritätsbescheinigung über die Einreichung einer Patentanmeldung

Aktenzeichen: 100 42 233.0 **CERTIFIED COPY OF
PRIORITY DOCUMENT**

Anmeldetag: 28. August 2000

Anmelder/Inhaber: Siemens AG, München/DE

Bezeichnung: Takt- und Datenregenerator mit Demultiplexer-funktion

IPC: H 03 K, H 04 L

Die angehefteten Stücke sind eine richtige und genaue Wiedergabe der ursprünglichen Unterlagen dieser Patentanmeldung.

München, den 20. August 2001
Deutsches Patent- und Markenamt
Der Präsident
Im Auftrag

Weber

Wenner

THIS PAGE BLANK (USPTO)

Beschreibung

Takt- und Datenregenerator mit Demultiplexfunktion

5 Die Erfindung betrifft einen Takt- und Datenregenerator mit Demultiplexfunktion nach dem Oberbegriff des Patentanspruchs 1.

Takt- und Datenregeneratoren für hohe Datenraten werden häufig mit einer Demultiplexfunktion kombiniert, die das Datensignal in zumindest zwei Datensignale mit der halben Datenrate aufteilt, die dann einem als Phasendektor folgenden EXOR-Element zugeführt werden.

15 Aus IEEE Journal of Solid State Circuit Volume 34, Nr. 9, September 1999, Seiten 1320-1324 ist ein solcher Phasendektor beschrieben, der eine dritte Abtastkippstufe aufweist, die von einem phasenverschobenen Taktsignal getaktet wird.

20 In der Patentschrift DE 19717586 C1 ist ebenfalls dieses Prinzip verwendet, jedoch werden zwei EXOR-Elemente verwendet, um eine Vergleichsspannung zu erzeugen und so Laufzeitveränderungen durch Temperaturunterschiede zu kompensieren.

25 Wegen der um 180° gegeneinander phasenverschobenen Abtastsignale werden in einer ersten Abtastkippstufe alle geradzahligen und in einer zweiten Abtastkippstufe alle ungeradzahligen Bits des Datensignals übernommen. Eine dritte Abtastkippstufe, hier als Referenz-Abtastkippstufe bezeichnet, wird mit 30 einem um 90° verzögerten Taktsignal, also in der zeitlichen Mitte zwischen den anderen Taktsignalen, abgetastet, und liefert damit ein Ausgangssignal, das bei optimaler Abtastung mit den Ausgangssignalen der anderen Abtastkipstufen unkorreliert ist. Weicht die Taktphase dagegen vom Sollwert ab, 35 ist das Ausgangssignal dieser Kippstufe mit dem Ausgangssignal einer der anderen Abtastkipstufen korreliert, was zu einem entsprechenden Ausgangssignal der als Korrelatoren wir-

kenden EXOR-Elemente führt. Nach Filterung wird das Signal zur Korrektur der Taktphase eines spannungsgesteuerten Oszillators verwendet.

5 Einer prinzipielle Eigenschaft dieser Anordnung ist es, dass wegen der Abtastung mit der halben Datenrate nur jeder zweite Zustandswechsel im Eingangssignal für die Korrelationsfunktion ausgewertet wird, nämlich beispielsweise der Übergang von ungeradzahligen zu geradzahligen Bits. Ist das Eingangssignal
10 so gestaltet, dass zum Zeitpunkt der Abtastung durch die dritte Abtastkippstufe über längere Zeit paarweise kein Zu-standswechsel stattfindet, wie beispielsweise bei einem Da-tensignal „00110011“, so tritt kein Differenzsignal zwischen den Ausgängen der EXOR-Elementen auf. Dieser Zustand bleibt
15 erhalten bis sich entweder das Datensignal ändert oder aber sich die Phase des dritten Taktsignal soweit verschoben hat, das wieder Zustandswechsel auftreten. Dann aber sind die Aus-gangsdatensignale vertauscht und es treten Bitfehler bis zu einer Neusynchronisation auf.

20 Aufgabe der Erfindung ist es daher, einen Takt- und Datenre-generator mit Demultiplexer anzugeben, der bei jeder Änderun-gen eines Datensignals eine Phaseregelspannung erzeugt.

25 Diese Aufgabe wird durch einen Takt- und Datenregenerator nach Anspruch 1 gelöst.

Der besondere Vorteil der Erfindung liegt in der Auswertung sämtlicher Zustandswechsler des Datensignals. Deshalb wird
30 eine Phasenregelspannung erzeugt, sobald Änderungen im Daten-signal auftreten.

Eine vorteilhafte Weiterbildungen sind in den Unteransprüchen angegeben.

35 Natürlich können zahlreiche Schaltungsvariationen eingesetzt werden. So ist es beispielsweise möglich, die Ausgangssignale

jedes EXOR-Elementepaars voneinander zu subtrahieren und dann die Ergebnisse zu vergleichen. Auch können Boolesche Umformungen einschließlich der Invertierung von Eingangssignalen sowie die Verwendung von EXNOR- statt EXOR-Gattern usw.

5 vorgenommen werden. Auch kann die Schaltung für spezielle Codearten (CMI-Code) variiert werden und Phasenregelsignale für eine bestimmte Änderung des Datensignals oder Bitkombinationen unterdrückt werden.

10 Durch weitere Abtastkippstufen und Referenz-Abtastkippstufen kann die Schaltung zum Demultiplexen in vier oder mehr parallele Datenströme erweitert werden.

15 Ein Ausführungsbeispiel der Erfindung wird anhand von Figuren näher erläutert.

Es zeigen

Figur 1 ein Ausführungsbeispiel des Takt- und Datengenerators und

20 Figur 2 ein zugehöriges Zeitdiagramm.

In **Figur 1** ist ein erfindungsgemäßer Takt- und Datengenerator dargestellt. Er enthält vier Abtastkippstufen FF1 bis FF4. zugeführt. Dieses Datensignal wird von 4 gegeneinander phasenverschobenen Taktsignalen TS1, $\overline{TS1}$, TS3 und $\overline{TS3}$ abgetastet. Eine Periode dieser Taktsignal umfaßt zwei Bits des Datensignals. Die wirksamen Flanken der Taktsignale TS1 und $\overline{TS1}$ sind um 180° phasenverschoben. Gegenüber dem Taktsignal TS1 ist das Taktsignal TS3 um 90° verschoben. Ebenso ist das 25 Taktsignal $\overline{TS3}$ gegenüber dem Taktsignal TS3 um 180° und das Taktsignal $\overline{TS1}$ gegenüber dem Taktsignal TS1 um 90° verschoben.

30 Im eingerasteten Zustand des Taktregenerators werden die Bits des Datensignals DS von den Taktsignalen TS1 und $\overline{TS1}$ in der Mitte abgetastet, in die Abtastkippstufen FF1 und FF2 übernommen und in zwei Datensignale D1 und D2 zerlegt, die ihrer-

seits auch wiederum zwei oder mehr nach dem Zeitmultiplexverfahren miteinander verschachtelte Datensignale enthalten können. Zusätzlich wird das Datensignal mit den Taktsignalen TS3 und $\overline{TS3}$ abgetastet, deren wirksame Flanken mit den Flanken des Datensignals zusammenfallen. Die abgetasteten Bits werden 5 in die Referenz-Abtastkippstufen FF3 und FF4 übernommen.

In an sich bekannter Weise werden durch EXOR-Elemente, hier EXNOR-Gatter PD1, PD2, PD3 und PD4 vier Phasensignale PS1 und 10 PS2 sowie PS3 und PS4 erzeugt. Entsprechende Phasensignale PS1 und PS3 sowie PS2 und PS4 werden in einem ersten Addierer AD1 und die Phasensignale PS2 und PS4 in einem zweiten Addierer AD2 addiert und dann in einer Vergleichsschaltung, einem Operationsverstärker OP, miteinander verglichen. Der Operationsverstärker ist gleichzeitig als Tiefpassfilter ausgebildet, so dass eine gefilterte Phasenregelspannung PRS von der Vergleichsschaltung abgegeben wird und einen Oszilator VCO steuert, der das Abtasttaktsignal TS1 abgibt. Die Verschiebung der Taktsignale gegeneinander wird in der Regel nicht, 15 wie symbolisch dargestellt, durch Laufzeitglieder erreicht werden, sondern durch Invertieren von Taktsignalen. 20

Patentansprüche

1. Takt- und Datenregenerator mit einer ersten, zweiten und dritten Abtastkippstufe (FF1, FF2, FF3), deren Dateneingängen
5 (D) ein Datensignal (DS) zugeführt wird, wobei der ersten Abtastkippstufe (FF1) ein erstes Taktsignal (TS1) zugeführt wird, dessen Taktperiode der Dauer von zwei Bits des Datensignals (DS) entspricht, der zweiten Abtastkippstufe (FF2) ein hierzu um 180° phasenverschobenes zweites Taktsignal
10 ($\overline{TS1}$) zugeführt wird und der dritten Abtastkippstufe (FF3), einer Referenzabtastkippstufe, ein um 90° gegenüber einem dieser Taktsignale verschobenes drittes Taktsignal ($\overline{TS3}$) zugeführt wird, mit einem ersten und einem zweiten EXOR-Element (PD1, PD2), deren erste Eingänge mit jeweils einem Ausgang
15 der ersten und zweiten Abtastkippstufe (FF1, FF2) und deren zweite Eingänge mit einem Ausgang der dritten Abtastkippstufe (FF3) verbunden sind, mit einem Vergleichselement (OP), dessen Eingängen die Ausgangssignale der EXOR-Elemente (EXOR1, EXOR2) zugeführt werden und mit einem Oszillator (VCO), dessen Frequenz von einem gefilterten Ausgangssignal (PRS) des Vergleichelementes (OP) gesteuert wird
dadurch gekennzeichnet,
dass eine vierte Abtastkippstufe (FF4) als weitere Referenz-
25 Abtastkippstufe vorgesehen ist, der ebenfalls das Datensignal (DS) und ein um 180° gegenüber dem dritten Taktsignal phasenverschobenes vierter Taktsignal ($\overline{TS3}$) zugeführt sind,
dass ein drittes EXOR-Element (PD3) und ein vierter EXOR-
Element (PD4) vorgesehen sind, deren erste Eingänge ebenfalls mit jeweils einem Ausgang der ersten und zweiten Abtastkipps-
30 tufe (FF1, FF2) verbunden sind und deren zweite Eingänge mit einem Ausgang der vierten Abtastkippstufe (FF4) verbunden sind, und dass eine Additions- und Vergleichsschaltung ((AD1, AD2, OP) vorgesehen ist, die einander entsprechende Ausgangssignale (PS1, PS3; PS2, PS4) des ersten und des dritten EXOR-Elements (PD1, PD2) sowie des zweiten und des vierten EXOR-
35 Elements (PD2, PD4) zusammenfaßt und vergleicht, und dass ei-

ne so gewonnenes und gefiltertes Phasenregelsignal (PRS) den Oszillators (VCO) steuert.

2. Takt- und Datenregenerator nach Anspruch 1,
5 dadurch gekennzeichnet,
dass die Ausgangssignale (PS1, PS3) des ersten und dritten
EXOR-Elements (PD1, PD3) sowie des zweiten und des vierten
EXOR-Elements (PD2, PD4) jeweils in einem Addierer (AD1, AD2)
zusammengefaßt wurden und dass die so gewonnenen Summensigna-
10 le einer Vergleichsschaltung (OP) zugeführt werden.

3. Takt- und Datenregenerator nach Anspruch 2,
dadurch gekennzeichnet,
dass als Vergleichsschaltung ein Subtrahierer (OP) vorgesehen
15 ist ,der als Tiefpaßfilter ausgebildet ist.

4. Takt- und Datenregenerator nach Anspruch 1,
dadurch gekennzeichnet,
dass noch zwei weitere Abtaststufen und noch zwei weitere Re-
20 ferenz-Abtaststufen vorgesehen sind, die mit jeweils um 45°
verschobene Taktsignale getaktet werden, wobei die Perioden-
dauer der Taktsignale der Dauer von vier Bits des Datensig-
nals (DS) entspricht, und dass vier Paare von EXOR-Elementen
und eine Additions- und Vergleichsschaltung vorgesehen ist,
25 die die entsprechenden Phasen signale der EXOR-Elemente ad-
diert und die Summensignale miteinander vergleicht.

Zusammenfassung

Takt- und Datenregenerator mit Demultiplexfunktion

5 Der Takt- und Phasengenerator arbeitet mit vier Abtastkippstufen (FF1, FF2, FF3, FF4) deren Ausgangssignale mit Hilfe von zwei Paaren von EXOR-Elementen PD1, PD2", PD3, PD4) miteinander verglichen werden. Die von den EXOR-Elementen erzeugten zusammengehörigen Phasensignale PS1, PS3, PS4) werden
10 addiert und miteinander verglichen. Die so gewonnene Phasenregelspannung steuert einen Oszillator (VCO), der die Abtasttaktsignale (TS1, TS3, $\overline{TS1}$, $\overline{TS3}$) erzeugt.

Figur 1

FIG 1

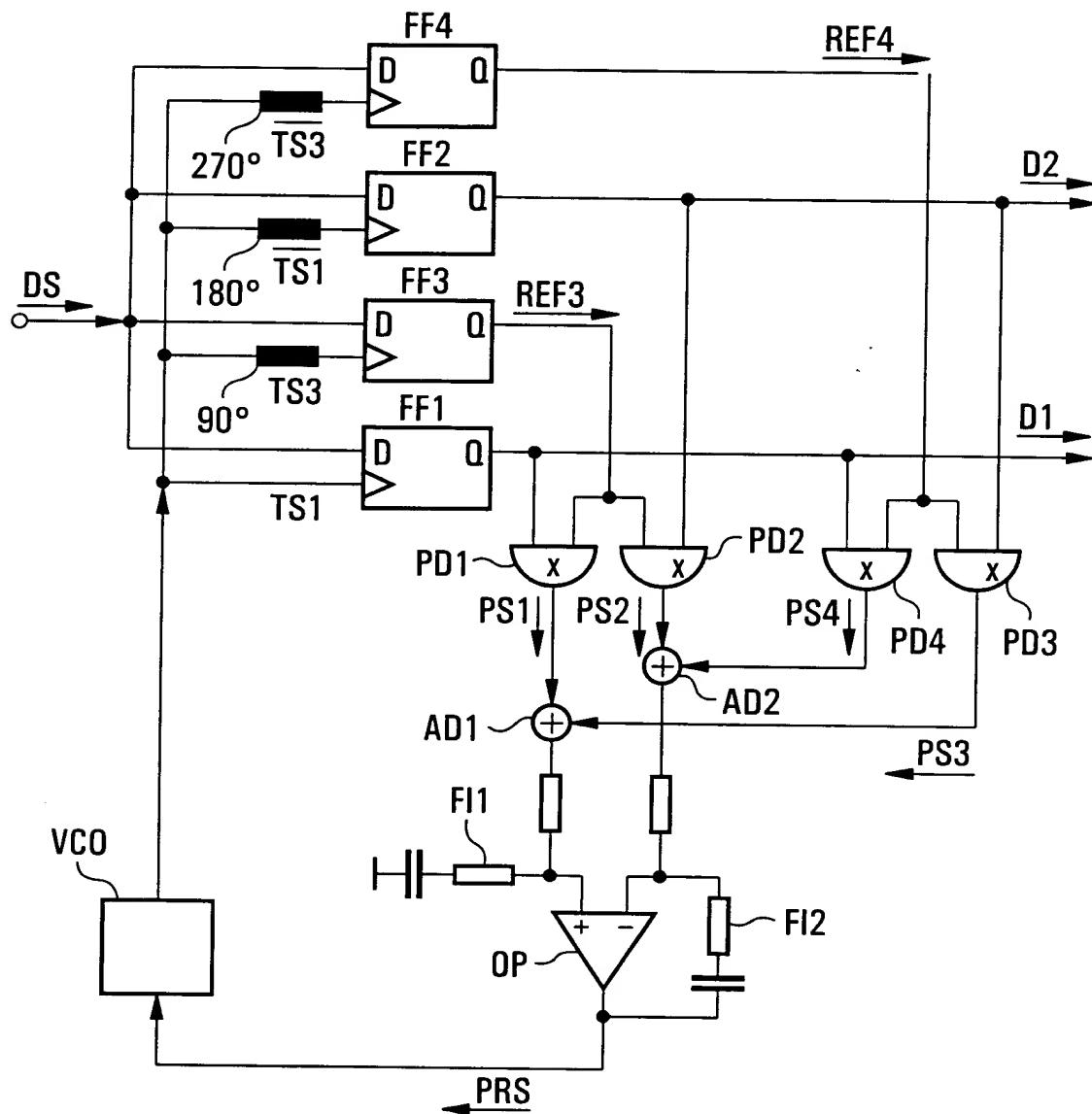
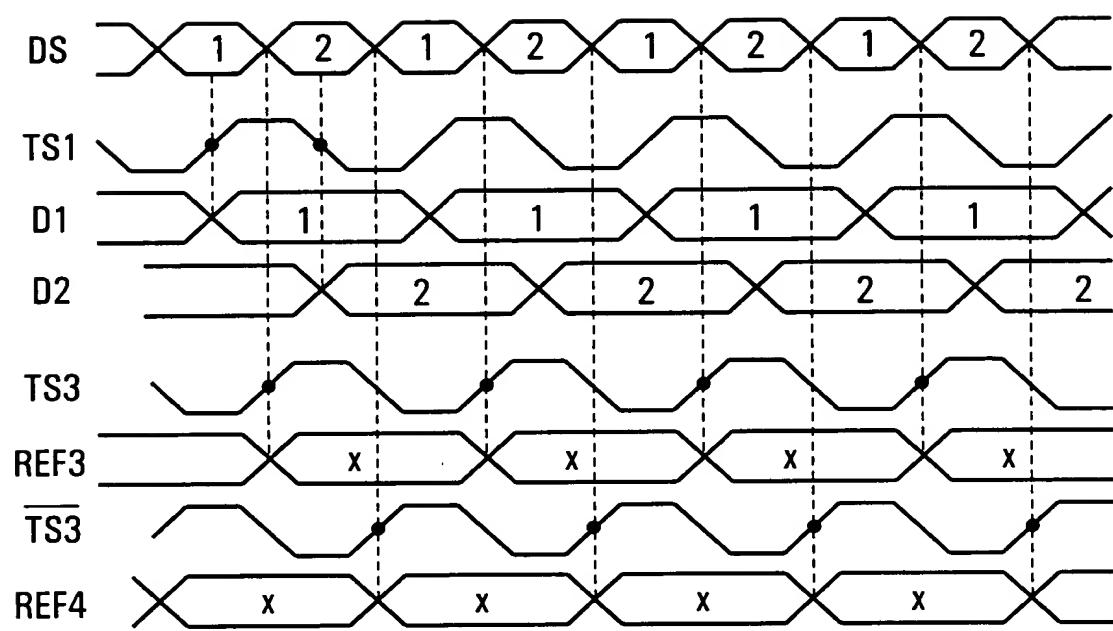


FIG 2

THIS PAGE BLANK (USPTO)